Desarrollo de un medidor de voltaje con instrumentación de precisión para su uso en laboratorios de física.

**Estudiante:**

Sebastián Jiménez Henao ([sjimenezh1@eafit.edu](mailto:sjimenezh1@eafit.edu))

**Tutor del proyecto:**

Carlos Alejandro Trujillo Anaya ([catrujilla@eafit.edu.co](mailto:catrujilla@eafit.edu.co))

**Profesora del curso:**

Elena Montilla Rosero ([emontill@eafit.edu.co](mailto:emontill@eafit.edu.co))

Universidad EAFIT

Escuela de Ciencias Aplicadas e Ingeniería

Pregrado de Ingeniería Física

Proyecto Avanzado I

# Tabla de Contenido

Tabla de Contenido 2

Tabla de Tablas 2

Planteamiento del proyecto 3

Objetivos del Proyecto 4

Objetivo General 4

Objetivos Específicos 4

Antecedentes 5

Metodología Propuesta 5

Cronograma de Actividades 5

Presupuesto 6

Propiedad Intelectual 6

Bibliografía 7

# Tabla de Tablas

[Tabla 1: Cronograma del proyecto 5](#_Toc173757590)

[Tabla 2: Presupuesto 6](#_Toc173757591)

(Universidad EAFIT, 2018)

# Planteamiento del proyecto

En el ámbito de la enseñanza de los principios físicos que debe dominar un ingeniero físico, la experimentación de primera mano es extremadamente valiosa. Con esto en mente, la precisión, versatilidad y facilidad de uso de los instrumentos de medición juegan un papel crucial en la formación práctica de los estudiantes. Particularmente, en experimentos fundamentales como la determinación de la constante dieléctrica mediante capacitores de placas planas, el estudio del efecto fotoeléctrico, y la exploración del principio de incertidumbre de Heisenberg a través de la difracción de rendija, se requiere la medición precisa de voltajes DC con características específicas de amplificación, robustez ante el ruido, y resistencia de entrada.

Los amplificadores universales actualmente disponibles en el mercado, si bien cumplen con los requisitos técnicos, presentan dos limitaciones significativas: su alto costo, que restringe la cantidad de unidades que una institución educativa puede adquirir y poner en uso concurrente, y la necesidad de utilizar un voltímetro externo, lo que complica el proceso de medición y aumenta la probabilidad de errores experimentales.

Ante esta problemática, surge la necesidad de desarrollar un amplificador de instrumentación específicamente diseñado para entornos educativos de ingeniería física. Este dispositivo debe no solo cumplir con los requerimientos técnicos de amplificación unitaria y alta resistencia de entrada, sino también incorporar características que faciliten su uso en un contexto pedagógico.

La pregunta de investigación que guía este desarrollo será: ¿Cómo se puede diseñar y construir un amplificador de instrumentación que combine precisión en la medición de voltajes DC, facilidad de uso, modularidad, y costo accesible para su implementación en laboratorios pedagógicos de ingeniería física?

Este desafío requiere la aplicación integrada de conocimientos en electrónica, diseño de circuitos, instrumentación y metrología. Los estudiantes de ingeniería física, con su formación interdisciplinaria que abarca tanto los fundamentos físicos como los principios de la ingeniería electrónica, están en una posición única para abordar este problema. El desarrollo de este amplificador no solo resolvería una necesidad práctica en los laboratorios universitarios, sino que también proporcionaría una valiosa experiencia de aprendizaje en el diseño y construcción de instrumentación científica. Específicamente, el estudiante a cargo del desarrollo de este proyecto tiene experiencia extracurricular con el diseño y fabricación de impresoras 3D, implementación de circuitos de potencia media y metrología con microcontroladores, áreas que presentan alta aplicabilidad al problema a resolver.

# Objetivos del Proyecto

En esta sección se precisarán los objetivos y especificaciones de ingeniería requeridas para resolver el problema previamente planteado.

## Objetivo General

Desarrollar un amplificador de instrumentación para su utilización en laboratorios de las materias de Física Moderna y Electromagnetismo, que iguale o supere en desempeño al amplificador universal de PhyWe actualmente utilizado en las siguientes experiencias:

* Medición de la constate dieléctrica por capacitor de placas paralelas.
* Confirmación experimental del principio de incertidumbre de Heisenberg por difracción de una rendija.
* Medición de la constante de Planck por efecto fotoeléctrico.

## Objetivos Específicos

* Desarrollar un medidor de voltaje con instrumentación de precisión para señales entre 0 V y 5 V, con una precisión de al menos +- 1 mV, y una impedancia de entrada en el orden de los MΩ.
* Implementar un sistema de visualización de la medición integrado al dispositivo desarrollado en el primer objetivo.
* Maximizar la reparabilidad y longevidad utilizando un diseño modular, con piezas comercialmente disponibles, o de fácil fabricación.
* Implementar entrada diferencial en caso de encontrar que los experimentos de alto voltaje requieran la utilización de una tierra independiente para el experimento.

# Antecedentes

El antecedente principal de este proyecto es el amplificador universal de PhyWe (REF) actualmente utilizado para la recolección de datos en las experiencias anteriormente detalladas.

# Metodología Propuesta

La metodología a seguir en este proyecto estará basada en prototipos incrementales, con el objetivo de conseguir una funcionalidad básica de manera rápida e iterar sobre esta base hasta conseguir los resultados esperados del proyecto final. Cada prototipo se dividirá en 5 etapas secuenciales, 2 de diseño, 2 de fabricación y una de pruebas de funcionamiento. Se espera necesitar 2 prototipos antes de alcanzar el proyecto final.

Dentro de la etapa de pruebas de funcionamiento se espera realizar los experimentos como sería realizados por los estudiantes en el curso normal del experimento, para asegurar la paridad de funciones entre el amplificador en pruebas y el amplificador universal de PhyWe.

# Cronograma de Actividades

En esta sección se propone un cronograma para el desarrollo del proyecto propuesto, delimitando con una fecha límite de cada una.

(SnapEDA Team, 2019)Tabla 1: Cronograma del proyecto

|  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- |
| **Etapa** | **Diseño electrónico** | **Diseño Carcasa** | **Elaboración electrónica** | **Elaboración carcasa** | **Pruebas de funcionamiento** |
| Prototipo 1 | Semana 4 | Semana 4 | Semana 5 | Semana 5 | Semana 6 |
| Prototipo 2 | Semana 6 | Semana 7 | Semana 7 | Semana 7 | Semana 8 |
| Amplificador final | Semana 8 | Semana 9 | Semana 9 | Semana 10 | Semana 10 |

# Presupuesto

En esta sección se presenta el presupuesto preliminar del proyecto, detallando cantidades, precio por unidad y encargado.

Tabla 2: Presupuesto

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| **Ítem** | **Encargado** | **Cantidad** | **Precio por unidad** | **Subtotal** |
| Hora consultoría: Carlos Trujillo | CLAB | 10 | $ 100,000.00 | $ 1,000,000.00 |
| Hora consultoría: Álvaro Velásquez | CLAB | 5 | $ 100,000.00 | $ 500,000.00 |
| Hora de trabajo: Sebastián Jiménez | CLAB | 100 | $ 50,000.00 | $ 5,000,000.00 |
| Filamento PETG 1 kg | CLAB | 2 | $ 98,000.00 | $ 196,000.00 |
| Set tornillería | CLAB | 3 | $ 10,000.00 | $ 30,000.00 |
| Módulo voltímetro 7 segmentos | CLAB | 3 | $ 30,000.00 | $ 90,000.00 |
| Fuente 12V | CLAB | 3 | $ 10,000.00 | $ 30,000.00 |
| Op-Amp LM324 | CLAB | 5 | $ 1,600.00 | $ 8,000.00 |
| Selector rotativo | CLAB | 3 | $ 22,000.00 | $ 66,000.00 |
| Electrónica - varios | CLAB | 1 | $ 300,000.00 | $ 300,000.00 |
| Conector BNC | CLAB | 5 | $ 3,000.00 | $ 15,000.00 |
| Hora impresión 3D | CLAB | 50 | $ 10,000.00 | $ 500,000.00 |
| Hora laboratorio electrónica | CLAB | 50 | $ 5,000.00 | $ 250,000.00 |
|  |  |  | **Total:** | **$ 7,985,000.00** |

# Propiedad Intelectual

Según el reglamento de propiedad intelectual, este proyecto pertenece a la categoría de propiedad industrial, cuyos derechos serán atribuidos al inventor Sebastián Jiménez Henao, y a los inversores, en este caso el CLAB, dado la inversión detallada en el apartado de presupuesto. Los detalles de los der (PHYWE Systeme GmbH & Co.)echos de explotación del diseño serán determinados en las etapas finales del proyecto, en acuerdo con los directivos pertinentes del CLAB. (Universidad EAFIT, 2018)

# Bibliografía

PHYWE Systeme GmbH & Co. (n.d.). *Universal Amplifier Operating Instructions.* Göttingen.

SnapEDA Team. (2019, October 23). *The Top 10 Operational Amplifiers on SnapEDA*. Retrieved from The SnapEDA Blog: https://blog.snapeda.com/2019/10/23/the-top-10-operational-amplifiers/

Texas Instruments. (2002). *Op Amps for Everyone.* Dallas: Texas Instruments Incorporated.

Universidad EAFIT. (2018). *Reglamento de Propiedad Intelectual.* Medellín: Editorial EAFIT.